

1. Record Nr.	UNISANNIOUSM1619921	
Autore	Deschamps, Jean-Pierre <1945- >	
Titolo	Synthesis of arithmetic circuits : FPGA, ASIC and embedded systems / Jean-Pierre Deschamps, Géry Jean Antoine Bioul, Gustavo D. Sutter	
Pubbl/distr/stampa	Hoboken, : Wiley-Interscience, ©2006	
ISBN	0471687839	
Descrizione fisica	XIX, 556 p. ; 25 cm.	
Altri autori (Persone)	Bioul, Géry Jean Antoine Sutter, Gustavo D.	
Disciplina	621.39 621.395	
Soggetti	Circuiti logici	
Collocazione	SALA DING 621.39	DES.sy
Lingua di pubblicazione	Inglese	
Formato	Materiale a stampa	
Livello bibliografico	Monografia	