

1. Record Nr.	UNISANNIOUBO1366470	
Autore	Kane, Gerry	
Titolo	MIPS RISC architecture / Gerry Kane, Joe Heinrich	
Pubbl/distr/stampa	Upple Saddle River (N.J.), : Prentice Hall, c1992	
ISBN	0135904722	
Descrizione fisica	1 v. (paginazione varia) : ill. ; 24 cm	
Altri autori (Persone)	Heinrich, Joe	
Disciplina	004.165	
Soggetti	Microprocessori MIPS R2000	
Collocazione	SALA DING 004.165 KAN.mi	KAN.mi01SALA DING 004.165
Lingua di pubblicazione	Inglese	
Formato	Materiale a stampa	
Livello bibliografico	Monografia	
Note generali	in cop.: Introducing the R4000 tecnologia. MIPS RISC Processors. Reference for the R2000, R3000, R6000, and the new R4000 Reduced Instruction Set Computer Architecture.	