

1. Record Nr.	UNISANNIORMS1811749	
Titolo	Formal verification of hardware design / edited by Michael Yoeli	
Pubbl/distr/stampa	Los Alamitos (CA), : IEEE press, 1990	
ISBN	0818690178	
Descrizione fisica	IX, 326 p. : ill. ; 29 cm	
Collana	IEEE computer society press tutorial	
Disciplina	621.39 621.392	
Soggetti	Circuiti integrati - Progettazione Elaboratori elettronici - Valutazione	
Collocazione	SALA DING 621.39	FORVOH
Lingua di pubblicazione	Inglese	
Formato	Materiale a stampa	
Livello bibliografico	Monografia	