

1. Record Nr.	UNISANNIONAP0501640	
Titolo	Multiple-valued logic in VLSI design / [edited by] Jon T. Butler	
Pubbl/distr/stampa	Los Alamitos (CA), : IEEE Computer Society Press New York, : Institute of Electrical and Electronics Engineer, 1991	
ISBN	0818621273	
Descrizione fisica	VII, 120 p. : ill. ; 28 cm	
Collana	IEEE computer society press technology series	
Disciplina	621.39 621.395	
Soggetti	Circuiti integrati - Progettazione Circuiti logici	
Collocazione	SALA DING 621.39	MULVLI
Lingua di pubblicazione	Inglese	
Formato	Materiale a stampa	
Livello bibliografico	Monografia	