

1. Record Nr.	UNISANNIONAP0501585		
Autore	Muroga, Saburo		
Titolo	Logic design and switching theory / Saburo Muroga		
Pubbl/distr/stampa	Malabar (FL), : Krieger, 1990		
ISBN	0894644637		
Edizione	[Reprint with update]		
Descrizione fisica	XVI, 617 p. ; 24 cm		
Disciplina	621.39 621.395		
Soggetti	Circuiti logici Circuiti integrati		
Collocazione	SALA DING 621.39	MUR.lo	
Lingua di pubblicazione	Inglese		
Formato	Materiale a stampa		
Livello bibliografico	Monografia		