

1. Record Nr.	UNISANNIONAP0501057
Autore	Bhasker, Jayaram
Titolo	Verilog HDL synthesis : a practical primer / J. Bhasker
Pubbl/distr/stampa	Allentown (PA), : Star galaxy, 1998
ISBN	0965039153
Descrizione fisica	XX, [216] p. ; 23 cm
Disciplina	621.39 621.392
Soggetti	Circuiti logici Elaboratori elettronici - Progettazione
Collocazione	SALA DING 621.39 BHA.ve
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia