

1. Record Nr.	UNISANNIOCAG0078856	
Autore	Palnitkar, Samir	
Titolo	Verilog HDL : a guide to digital design and synthesis / Samir Palnitkar	
Pubbl/distr/stampa	Mountain View (CA), : Sunsoft press, 1996	
ISBN	0134516753	
Descrizione fisica	XXXVIII, 396 p. ; 25 cm + 1 CD-ROM	
Disciplina	621.39 621.392	
Soggetti	Elaboratori elettronici - Progettazione	
Collocazione	SALA DING 621.39	PAL.ve
Lingua di pubblicazione	Inglese	
Formato	Materiale a stampa	
Livello bibliografico	Monografia	