

1. Record Nr.	UNISALENTO991003527199707536
Autore	Deschamps, Jean-Pierre, 1945-
Titolo	Synthesis of arithmetic circuits : FPGA, ASIC and embedded systems / Jean-Pierre Deschamps, Gery Jean Antoine Bioul, Gustavo D. Sutter
Pubbl/distr/stampa	Hoboken, N.J. : John Wiley e Sons, c2006
ISBN	0471687839
Descrizione fisica	xix, 556 p. : ill. ; 24 cm
Altri autori (Persone)	Bioul, Gery Jean Antoineauthor Sutter, Gustavo D.
Disciplina	621.395
Soggetti	Computer arithmetic and logic units Digital electronics Embedded computer systems
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia