

1. Record Nr.	UNISALENTO991001039109707536
Autore	Baker, R. Jacob, 1964-
Titolo	CMOS circuit design, layout, and simulation / R. Jacob Baker, Harry W. Li, and David E. Boyce
Pubbl/distr/stampa	New York : IEEE New York[etc] : Wiley e Sons , c1998
ISBN	0780334167
Descrizione fisica	xxiv, 902 p. : ill. ; 24 cm
Collana	IEEE Press series on microelectronic systems
Altri autori (Persone)	Li, Harry W., 1960- Boyce, David E., 1940-
Altri autori (Enti)	Institute of Electrical and Electronics Engineers
Disciplina	621.3815
Soggetti	Metal oxide semiconductors, Complementary - Design and construction Integrated circuits - Design and construction Metal oxide semiconductor field-effect transistors
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia
Note generali	"IEEE Circuits & Systems Society, sponsor, IEEE Solid-State Circuits Society, sponsor."
Nota di bibliografia	Includes bibliographical references and index