

1. Record Nr.	UNISALENTO991000995839707536
Autore	Goel, Ashok K.
Titolo	High-speed VLSI interconnections : modeling, analysis and simulation / Ashok K. Goel
Pubbl/distr/stampa	New York : John Wiley & Sons, 1994
ISBN	0471571229
Descrizione fisica	xiii, 622 p. ; 24 cm.
Collana	Wiley series in microwave and optical engineering
Classificazione	621.3.2.5 621.39'5 TK7874.7.G63
Soggetti	Very high speed integrated circuits-Defects-Mathematical models
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia
Note generali	Includes index