

1. Record Nr.	UNISALENTO991000860369707536
Autore	Flaminio, V.
Titolo	Compilation of cross-sections II-K-and K+ induced reactions / V. Flaminio...[et al.] ; CERN
Pubbl/distr/stampa	Genève : CERN, 1979
Descrizione fisica	357 p. ; 30 cm.
Classificazione	53(047) 53.3.5 536.57
Altri autori (Enti)	CERN
Soggetti	High energy physics
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia

2. Record Nr.	UNINA9910416500603321
Autore	Abbott Andrew
Titolo	Qu'est-ce qu'une discipline ? // Jean Boutier, Jean-Claude Passeron, Jacques Revel
Pubbl/distr/stampa	Paris, : Éditions de l'École des hautes études en sciences sociales, 2019
ISBN	2-7132-3111-6
Descrizione fisica	1 online resource (260 p.)
Altri autori (Persone)	BlanckaertClaude BoureauAlain FabianiJean-Louis KelleyDonald R LaksAndré LencludGérard LocherFabien SibeudEmmanuelle WernerMichael BoutierJean PasseronJean-Claude RevelJacques
Soggetti	Knowledge, Sociology of - History Knowledge, Theory of - Methodology Interdisciplinary approach to knowledge Epistemologie Connaissance, Theorie de la Sciences - Philosophie
Lingua di pubblicazione	Francese
Formato	Materiale a stampa
Livello bibliografico	Monografia
Sommario/riassunto	Quelle est la signification des frontières entre les disciplines scientifiques ? Quelle est l'utilité de leur classification au sein d'un système unifié ? Les intérêts disciplinaires divergents s'affrontent dans un débat politique, ici examiné. L'enjeu varie, selon que l'on veut

décrire l'identité sociale, l'identité professionnelle ou l'identité épistémologique des savoirs spécialisés, qui sont enseignés aujourd'hui dans les universités ou catalogués dans les institutions de recherche. Le tableau d'un « système » des disciplines, qui composait harmonieusement aux XIXe et XXe siècles la diversité des pratiques avec l'unité épistémologique de la rationalité scientifique, a été bouleversé dans toutes ses dimensions par les développements internes de l'histoire des sciences comme par la multiplication de leurs fonctions symboliques et économiques. Le débat politique où s'affrontent aujourd'hui des intérêts disciplinaires divergents gagne à être éclairé par un examen, à la fois épistémologique et sociologique, des liens entre « paradigmes », institutions et innovations scientifiques, méthodes de recherche et structures d'objets.

3. Record Nr.	UNINA9910818803503321
Autore	Wilson Peter
Titolo	Design recipes for FPGAs // Peter Wilson
Pubbl/distr/stampa	Amsterdam, Netherlands : , : Newnes, , 2016 ©2016
ISBN	9786611120238 0-08-097129-6 1-281-12023-5 0-08-054842-3
Edizione	[Second edition.]
Descrizione fisica	1 online resource (352 p.)
Disciplina	621.395
Soggetti	Field programmable gate arrays - Design and construction Field programmable gate arrays - Energy consumption
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia
Note generali	Description based upon print version of record.
Nota di bibliografia	Includes bibliographical references and index.
Sommario/riassunto	Design Recipes for FPGAs provides a rich toolbox of design techniques and templates to solve practical, every-day problems using FPGAs. Using a modular structure, it provides design techniques and templates

at all levels, together with functional code, which you can easily match and apply to your application. Written in an informal and easy to grasp style, this invaluable resource goes beyond the principles of FPGAs and hardware description languages to demonstrate how specific designs can be synthesized, simulated and downloaded onto an FPGA. In addition, the book provides advanced techniques to create 'real world' designs that fit the device required and which are fast and reliable to implement. Examples are rewritten and tested in Verilog and VHDL

Describes high-level applications as examples and provides the building blocks to implement them, enabling the student to start practical work straight away

Singles out the most important parts of the language that are needed for design, giving the student the information needed to get up and running quickly

---