

1. Record Nr.	UNISA996461153803316
Autore	ZHANG, Hanqiao
Titolo	High speed digital design : design of high speed interconnects and signaling / Hanqiao Zhang, Steve Krooswyk, Jeff Ou
Pubbl/distr/stampa	Waltham, : Elsevier, 2015
Descrizione fisica	Testo elettronico (PDF) (252 p.)
Altri autori (Persone)	KROOSWYK, Steve OU, Zhe-Yu Jeff
Disciplina	621.398
Soggetti	Elettronica digitale
Lingua di pubblicazione	Inglese
Formato	Risorsa elettronica
Livello bibliografico	Monografia
Sommario/riassunto	High Speed Digital Design discute i principali fattori da considerare nella progettazione di un sistema digitale ad alta velocità e come i concetti di progettazione influiscono sulla funzionalità del sistema nel suo insieme. Ti aiuterà a capire perché i segnali agiscono in modo così diverso su un sistema digitale ad alta velocità, a identificare i vari problemi che possono verificarsi nella progettazione e a ricercare soluzioni per ridurre al minimo il loro impatto e affrontarne le cause principali. Gli autori offrono una solida base che ti aiuterà a ottenere progetti di sistemi digitali ad alta velocità nel modo giusto la prima volta