

1. Record Nr.	UNISA996435452303316
Autore	UYEMURA, John P.
Titolo	CMOS logic circuit design / John P. Uyemura
Pubbl/distr/stampa	New York, : Springer Science + Business Media, 2001
ISBN	0792384520 978-1-4757-7209-8
Descrizione fisica	XVIII, 528 p. : ill. ; 27 cm
Disciplina	621.397
Soggetti	Circuiti logici - Disegno [e] Progettazione Circuiti integrati - Disegno [e] Progettazione
Collocazione	621.397 UYE 1
Lingua di pubblicazione	Non definito
Formato	Materiale a stampa
Livello bibliografico	Monografia