

1. Record Nr.	UNISA990005902980203316
Autore	FROSINI, Graziano
Titolo	V.2.: Struttura hardware del processore PC, dei bus, della memoria, delle interfacce e gestione del I/O : con riferimento al personal computer con sistema operativo Unix e all'ambiente GNU/GCC e all'emulatore QEMU / Graziano Frosini
Pubbl/distr/stampa	Pisa : Pisa University Press, 2013
ISBN	978-88-6741-081
Descrizione fisica	230 p. ; 24 cm
Collana	Didattica e ricerca , Manuali
Disciplina	004.22
Soggetti	Elaboratori elettronici - Struttura
Collocazione	004.22 FRO 1 2
Lingua di pubblicazione	Italiano
Formato	Materiale a stampa
Livello bibliografico	Monografia