

1. Record Nr.	UNISA990003308600203316
Autore	CERVINI, Gian Carlo
Titolo	Esercizi di teoria e progetto dei circuiti logici : corso di laurea in ingegneria elettronica Politecnico di Torino / Gian Carlo Cervini, Luigi Gilli, Dario Stirpe
Pubbl/distr/stampa	Torino : Libreria Editrice Universitaria Levrotto & Bella, 1980
Descrizione fisica	354 p. : graf. ; 24 cm
Altri autori (Persone)	GILLI, Luigi
Disciplina	621.381
Soggetti	Circuiti logici
Collocazione	621.381 CER
Lingua di pubblicazione	Italiano
Formato	Materiale a stampa
Livello bibliografico	Monografia