

1. Record Nr.	UNISA990000337350203316
Autore	International workshop, PATMOS 200 <12.; 2000 ; Trento, Italy >
Titolo	Integrated circuit design : power and timing modeling, optimization and simulation : 11 International workshop, PATMOS 2000 : Trento,Italy , September , 2000 : proceedings / ...[et al.](eds)
Pubbl/distr/stampa	Berlino : Springer-Verlag, copyr. 2000
ISBN	3-540-44143-3
Descrizione fisica	XVI; 496 p. : ill. ; 20 cm
Collana	Lecture notes in computer science
Disciplina	621.39
Collocazione	001 LNCS (1918)
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia