

1. Record Nr.	UNISA990000170850203316
Autore	KATEVENIS, Manolis G. H.
Titolo	Reduced instruction set computer architectures for VLSI / Manolis G. H. Katevenis
Pubbl/distr/stampa	Cambridge, Mass. : Mit Press, copyr. 1985 (Stampa 1986)
Descrizione fisica	215 p. : ill. tab. ; 24 cm
Collana	ACM doctoral dissertation award
Disciplina	621.381 958 35
Soggetti	Hardware-Architettura Circuiti integrati complessi
Collocazione	621.381 958 35 KAT
Lingua di pubblicazione	Non definito
Formato	Materiale a stampa
Livello bibliografico	Monografia