

1. Record Nr.	UNISA990000064750203316
Autore	SPENCE, Robert
Titolo	Tolerance design of electronic circuits / Robert Spence, Randeep Singh Soin
Pubbl/distr/stampa	London : Imperial College Press, copyr. 1997
ISBN	1-86094-040-4
Descrizione fisica	XIII, 215 p. ; 24 cm.
Altri autori (Persone)	SINGH SOIN, Randeep
Disciplina	621. 3815
Collocazione	621. 3815 SPE MF/94
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia