

1. Record Nr.	UNINA9910136760703321
Autore	Waldenfels Bernhard
Titolo	Estraneo, straniero, straordinario : Saggi di fenomenologia responsiva / / Bernhard Waldenfels
Pubbl/distr/stampa	Torino, : Rosenberg & Sellier, 2016
ISBN	88-7885-441-7
Descrizione fisica	1 online resource (176 p.)
Altri autori (Persone)	PeroneUgo RampazziRenata
Soggetti	Philosophy filosofia estraneità arte politica etica ordinario straordinario straniero philosophie étrangeté art politique éthique ordinaire extraordinaire étranger philosophy strangeness politics ethics foreigner common uncommon
Lingua di pubblicazione	Italiano
Formato	Materiale a stampa

Al centro dell'attenzione di Waldenfels è il tema dell'estraneità, considerato, in controtendenza con le teorie più diffuse, elemento originario dell'esperienza. La sua fenomenologia mette a fuoco tutti i passaggi in cui l'ordinario e lo straordinario, il soggetto e l'altro si intrecciano. Ne viene un'analisi minuziosa e appassionante della vita quotidiana, ma anche dell'arte e dei modi della rappresentazione fino a un ripensamento delle forme della politica e a un abbozzo di etica fondata sul primato dell'attenzione. In tal modo la filosofia di Waldenfels fa vedere al lettore come nei diversi fenomeni dell'esperienza sia sempre presente come motivo originario una straordinarietà a cui è opportuno prestare attenzione perché un ordine possa costituirsi, nella vita ma pure nella politica e nell'arte. Il volume si colloca al centro dei dibattiti filosofici contemporanei e dialoga criticamente con i maggiori autori degli ultimi decenni: Foucault, Derrida, Levinas, Marion in Francia; Henrich e Habermas in Germania, ma attinge anche ampiamente alla letteratura, all'arte e alla musica, così da offrire anche al lettore non specialista copia di osservazioni acute e illuminanti.

2. Record Nr.	UNINA9910974586603321
Autore	Cherry James A. <1970->
Titolo	Continuous-time delta-sigma modulators for high-speed A/D/ conversion : theory, practice, and fundamental performance limits // by James A. Cherry and W. Martin Snelgrove
Pubbl/distr/stampa	Boston, : Kluwer Academic Pub., c2000
ISBN	1-280-20601-2 9786610206018 0-306-47052-7
Edizione	[1st ed. 2002.]
Descrizione fisica	1 online resource (280 p.)
Collana	Kluwer international series in engineering and computer science ; ; SECS 521 Analog circuits and signal processing
Altri autori (Persone)	SnelgroveW. Martin <1954->
Disciplina	621.3815/36
Soggetti	Analog-to-digital converters Modulators (Electronics) Continuous-time filters
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia
Note generali	Description based upon print version of record.
Nota di bibliografia	Includes bibliographical references (p. [233]-243) and index.
Nota di contenuto	Delta-Sigma Modulation Concepts -- Designing Continuous-Time Modulators -- Delta—Sigma Modulator Implementation Issues -- Excess Loop Delay -- Clock Jitter and Quantizer Metastability -- A High-Speed Band Pass ??M Design Procedure -- A 4GHZ Fourth-Order Band Pass ? ?M -- Conclusions.
Sommario/riassunto	Among analog-to-digital converters, the delta-sigma modulator has cornered the market on high to very high resolution converters at moderate speeds, with typical applications such as digital audio and instrumentation. Interest has recently increased in delta-sigma circuits built with a continuous-time loop filter rather than the more common switched-capacitor approach. Continuous-time delta-sigma modulators offer less noisy virtual ground nodes at the input, inherent protection against signal aliasing, and the potential to use a physical rather than an electrical integrator in the first stage for novel applications like accelerometers and magnetic flux sensors. More significantly, they relax settling time restrictions so that modulator clock rates can be raised. This opens the possibility of wideband (1

MHz or more) converters, possibly for use in radio applications at an intermediate frequency so that one or more stages of mixing might be done in the digital domain. Continuous-Time Delta-Sigma Modulators for High-Speed A/D Conversion: Theory, Practice and Fundamental Performance Limits covers all aspects of continuous-time delta-sigma modulator design, with particular emphasis on design for high clock speeds. The authors explain the ideal design of such modulators in terms of the well-understood discrete-time modulator design problem and provide design examples in Matlab. They also cover commonly-encountered non-idealities in continuous-time modulators and how they degrade performance, plus a wealth of material on the main problems (feedback path delays, clock jitter, and quantizer metastability) in very high-speed designs and how to avoid them. They also give a concrete design procedure for a real high-speed circuit which illustrates the tradeoffs in the selection of key parameters. Detailed circuit diagrams, simulation results and test results for an integrated continuous-time 4 GHz band-pass modulator for A/D conversion of 1 GHz analog signals are also presented. Continuous-Time Delta-Sigma Modulators for High-Speed A/D Conversion: Theory, Practice and Fundamental Performance Limits concludes with some promising modulator architectures and a list of the challenges that remain in this exciting field.

---