

1. Record Nr.	UNINA9910872613803321
Titolo	Verilog HDL Conference and VHDL International Users Forum (IVC/VIUF, `98), 1998 IEEE International
Pubbl/distr/stampa	[Place of publication not identified], : I E E E Imprint, 1998
Descrizione fisica	1 online resource (200 pages)
Disciplina	621.38150285
Soggetti	Electronic circuit design - Data processing VHDL (Computer hardware description language)
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia
Note generali	Bibliographic Level Mode of Issuance: Monograph