

1. Record Nr.	UNINA9910830997703321
Autore	Bailey Donald G
Titolo	Design for Embedded Image Processing on FPGAs
Pubbl/distr/stampa	Newark : , : John Wiley & Sons, Incorporated, , 2023 ©2024
ISBN	1-119-81982-2 1-119-81980-6
Edizione	[2nd ed.]
Descrizione fisica	1 online resource (499 pages)
Disciplina	621.39/9
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia