

1. Record Nr.	UNINA9910789492703321
Autore	Wilson Peter R (Peter Robert), <1939->
Titolo	Design recipes for FPGAs [[electronic resource] /] / Peter R. Wilson
Pubbl/distr/stampa	Amsterdam ; ; Boston ; ; London, : Newnes, 2007
Descrizione fisica	xxii, 289 p. : ill
Disciplina	621.395
Soggetti	Field programmable gate arrays - Design and construction Gate array circuits
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia
Nota di bibliografia	Includes bibliographical references (p. [284]-285) and index.