

| | |
|-------------------------|--|
| 1. Record Nr. | UNINA9910780287803321 |
| Autore | Azevedo Francisco |
| Titolo | Constraint solving over multi-valued logics [[electronic resource]] : application to digital circuits // Francisco Azevedo |
| Pubbl/distr/stampa | Amsterdam ; ; Oxford, : IOS Press, c2003 |
| ISBN | 1-280-50577-X 1-60129-412-3 600-00-0377-3 9786610505777 |
| Descrizione fisica | 1 online resource (223 p.) |
| Collana | Frontiers in artificial intelligence and applications, , 0922-6389 ; ; v. 91. Dissertations in artificial intelligence |
| Disciplina | 621.395 |
| Soggetti | Integrated circuits - Mathematical models Digital electronics |
| Lingua di pubblicazione | Inglese |
| Formato | Materiale a stampa |
| Livello bibliografico | Monografia |
| Note generali | Bibliographic Level Mode of Issuance: Monograph |
| Nota di bibliografia | Includes bibliographical references and index. |