

1. Record Nr.	UNINA9910554493503321
Autore	Wecker Dieter
Titolo	Prozessorwurf mit Verilog HDL : Modellierung und Synthese von Prozessormodellen // Dieter Wecker
Pubbl/distr/stampa	Berlin ; ; Boston : , : De Gruyter, , [2021] ©2021
ISBN	3-11-071784-0
Descrizione fisica	1 online resource (X, 326 p.)
Collana	De Gruyter Studium
Classificazione	ST 250
Soggetti	COMPUTERS / Systems Architecture / General
Lingua di pubblicazione	Tedesco
Formato	Materiale a stampa
Livello bibliografico	Monografia
Nota di contenuto	Frontmatter -- Vorwort -- Inhalt -- 1 Grundlagen -- 2 Das 12-Bit-Mikroprozessor-System(1) -- 3 Modellierung des 12-Bit-Mikroprozessor-Systems(1) -- 4 Das 12-Bit-Mikroprozessor-System(2) -- 5 Modellierung des Mikroprozessor-Systems(2) -- 6 Das 12-Bit-Mikroprozessor-System(3) -- 7 Das 16-Bit-Mikroprozessor-System(4) -- 8 Modellierung des Mikroprozessor-Systems(4) -- 9 Das 16-Bit Mikroprozessor-System(5) -- 10 Modellierung des 16-Bit-Mikroprozessor-Systems(5) -- A Anhang -- Literatur -- Stichwortverzeichnis
Sommario/riassunto	<p>The book introduces the design of microprocessors with the help of the hardware description language Verilog HDL. The target group of the book are mainly students of computer science and electrical engineering and developers who want to familiarize themselves with the topic.</p> <p>Verschiedene Entwürfe von 12- und 16-Bit-Mikroprozessoren sowie ihre Modellierung und mögliche Realisierung durch die Verwendung von FPGAs (Field Programmable Gate Array) werden in diesem Buch beschrieben. Dazu wird die Hardware-Beschreibungssprache Verilog HDL verwendet. In allen Phasen des Entwurfs wird der Source-Code ausführlich behandelt. Die Verilog-Modelle werden auf Basis der Synthese-Berichte miteinander verglichen und Vor- und Nachteile herausgearbeitet. Die Entwürfe wurden mit einer CAD (Computer Aided Design)-Entwicklungs-Software erstellt, die kostenlos aus dem Internet</p>

heruntergeladen werden kann. Mit den vermittelten Grundlagen kann der Leser eigene Prototypen für bestimmte Anwendungen erstellen. Zielgruppe des Buches sind vor allem Studierende der Fachrichtungen Informatik und Elektrotechnik sowie Entwickler, die sich in das Thema einarbeiten wollen.

---