

1. Record Nr.	UNINA9910133200703321
Titolo	2013 XVIIIth International Seminar/Workshop on Direct and Inverse Problems of Electromagnetic and Acoustic Wave Theory : September 23-26, 2013, Lviv, Ukraine // organized and sponsored by, IEEE MTT/ED/AP/CPMT/SSC West Ukraine Chapter, IEEE MTT/ED/AP/EMC Georgian Chapter ; in cooperation with, Pidstryhach Institute for Applied Problems in Mechanics and Mathematics, NASU, Ukraine, Ivane Javakhishvili Tbilisi State University, Georgia
Pubbl/distr/stampa	Piscataway, New Jersey : , : Institute of Electrical and Electronics Engineers, , 2013
ISBN	966-02-6766-5
Descrizione fisica	1 online resource (81 pages)
Disciplina	539.2
Soggetti	Electromagnetic waves Sound-waves - Scattering
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia

2. Record Nr.	UNINA9910554262003321
Autore	Reichardt Jürgen
Titolo	Digitaltechnik und digitale Systeme : Eine Einführung mit VHDL // Jürgen Reichardt
Pubbl/distr/stampa	Berlin ; ; Boston : , : De Gruyter, , [2021] ©2021
ISBN	9783110706970 3110706970
Edizione	[5., überarbeitete Auflage]
Descrizione fisica	1 online resource (XIII, 573 p.)
Collana	De Gruyter Studium
Classificazione	ZN 5600
Soggetti	COMPUTERS / Systems Architecture / General
Lingua di pubblicazione	Tedesco
Formato	Materiale a stampa
Livello bibliografico	Monografia
Nota di contenuto	Frontmatter -- Vorwort zur 5. Auflage -- Inhalt -- 1 Einleitung -- 2 Modellierung digitaler Schaltungen -- 3 Boole'sche Algebra -- 4 VHDL-Einführung I -- 5 FPGA-Simulation und -Synthese mit Vivado -- 6 Zahlensysteme in der Digitaltechnik -- 7 Logikminimierung -- 8 VHDL-Einführung II -- 9 Codes -- 10 Physikalische Implementierung und Beschaltung von Logikgattern -- 11 Datenpfadkomponenten -- 12 Latches und Flipflops in synchronen Schaltungen -- 13 FPGA-Entwurf synchroner Schaltungen mit Vivado -- 14 Entwurf synchroner Zustandsautomaten -- 15 Entwurf von Synchronzählern -- 16 Schieberegister -- 17 Kommunikation zwischen digitalen Teilsystemen -- 18 Digitale Halbleiterspeicher -- 19 Programmierbare Logik -- 20 Anhang -- Literaturverzeichnis -- Stichwortverzeichnis
Sommario/riassunto	Dieses Lehrbuch kann entweder vorlesungsbegleitend oder für das Selbststudium verwendet werden. Es enthält eine systematische Einführung in die Grundlagen der Digitaltechnik und der digitalen Systeme. Die Konzepte werden Schritt für Schritt zusammen mit den wesentlichen Sprachelementen der Hardwarebeschreibungssprache VHDL eingeführt. Durch Simulationen und Analysen von FPGA-Hardwareimplementierungen wird das Verständnis für die VHDL-Sprachkonstrukte systematisch geschärft.