

1. Record Nr.	UNINA9910147233303321
Titolo	IEEE Std 1364-2001 : IEEE Standard Verilog Hardware Description Language // Institute of Electrical and Electronics Engineers
Pubbl/distr/stampa	New York, N.Y. : , : IEEE, , 2001
ISBN	0-7381-2827-9
Descrizione fisica	1 online resource (xi, 778 pages) : illustrations
Disciplina	621.392
Soggetti	Verilog (Computer hardware description language) Computer hardware description languages
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia