

1. Record Nr.	UNINA9910132391703321
Titolo	Innovative Architecture for Future Generation High-Performance Processors and Systems : 17-19 January 2010, Kona, HI, USA / / IEEE Computer Society
Pubbl/distr/stampa	Piscataway, New Jersey : , : Institute of Electrical and Electronics Engineers, , 2010
ISBN	0-7695-4396-0
Descrizione fisica	1 online resource (84 pages)
Disciplina	004.22
Soggetti	Computer architecture High performance computing High performance processors
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia