

1. Record Nr.	UNINA990010077640403321
Autore	Deschamps, Jean-Pierre
Titolo	Synthesis of arithmetic circuits : FPGA, ASIC, and embedded systems / Jean Pierre deschamps, Géry Jean Antoine Bioul, Gustavo D. Sutter
Pubbl/distr/stampa	Hoboken (N.J.) : Wiley Interscience : John Wiley & Sons Inc. Publication, 2006
ISBN	978-0471-68783-2
Descrizione fisica	XIX, 556 p. ; 24 cm
Altri autori (Persone)	Bioul, Géry Jean Antoine Sutter, Gustavo D.
Disciplina	621.395
Locazione	FINBC FINAG
Collocazione	13 61 51 13 H 64 19 13 H 64 20 23 13 E 22 23 13 E 23 23 13 E 24
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia