

1. Record Nr.	UNINA990009815370403321
Autore	Bailey, Donald G.
Titolo	Design for embedded image processing on FPGAs [Risorsa elettronica] / Donald G. Bailey
Pubbl/distr/stampa	Singapore : Wiley-IEEE Press, 2011
ISBN	9780470828519
Lingua di pubblicazione	Inglese
Formato	Risorsa elettronica
Livello bibliografico	Monografia