

1. Record Nr.	UNINA990009574310403321
Autore	Brunvand, Erik
Titolo	Digital VLSI chip design with Cadence and Synopsys CAD tools / Erik Brunvand
Pubbl/distr/stampa	Boston : Addison-Wesley, ©2010
ISBN	978-0-321-54799-6
Descrizione fisica	xvi, 571 p. : ill. ; 24 cm
Disciplina	621.381'5
Locazione	DINEL
Collocazione	10 E II 660
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia