

1. Record Nr.	UNINA990009241880403321
Titolo	Correct Hardware Design and Verification Methods [Risorsa elettronica] : 13th IFIP WG 10.5 Advanced Research Working Conference, CHARME 2005, Saarbrücken, Germany, October 3-6, 2005. Proceedings / edited by Dominique Borrione, Wolfgang Paul
Pubbl/distr/stampa	Berlin ; Heidelberg : Springer, 2005
ISBN	9783540320302
Collana	Lecture Notes in Computer Science , 0302-9743 ; 3725
Lingua di pubblicazione	Inglese
Formato	Risorsa elettronica
Livello bibliografico	Monografia