

1. Record Nr.	UNINA990000517260403321
Autore	Franca, Josè E.
Titolo	Design of analog-digital VLSI circuits for telecommunications and signal processing / Editors Josè E. Franca, Yannis Tsividis
Pubbl/distr/stampa	Englewood Cliffs, New Jersey : Prentice-Hall, c1994
ISBN	0-13-203639-8
Edizione	[2nd ed.]
Descrizione fisica	XX, 572 p. : ill. ; 29 cm
Altri autori (Persone)	Tsividis, Yannis
Disciplina	621.39'5
Locazione	DINEL
Collocazione	10 E III 293
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia
Note generali	Rev. ed. of: Design of MOS VLSI circuits for telecommunication, 1985