

1. Record Nr. UNINA990000059730403321
Autore Verneilh, Felix De
Titolo L'architecture byzantine en France : Saint-Front de Perigueux et les eglises a coupoles de l'Aquitaine / par Felix deVerneilh

Pubbl/distr/stampa Paris : Librairie archeologique de Victor Didron, 1851

Descrizione fisica 316 p. : 16 tav. ; 27 cm

Disciplina 723.2

Locazione FINBC

Collocazione 13 AR 2 B 30

Lingua di pubblicazione Italiano

Formato Materiale a stampa

Livello bibliografico Monografia

2. Record Nr. UNINA990009313160403321
Autore Di Gaspare, Giuseppe <1950->
Titolo Servizi pubblici locali in trasformazione / Giuseppe Di Gaspare

Pubbl/distr/stampa Padova : Cedam, 2010

ISBN 978-88-13-29132-7

Edizione [Nuova Edizione]

Descrizione fisica XII, 192 p. ; 24 cm

Disciplina 342

Locazione DDA

Collocazione VI F 1227

Lingua di pubblicazione Italiano

Formato Materiale a stampa

Livello bibliografico Monografia

3. Record Nr.	UNINA9910437346903321
Titolo	2020 IEEE Computer Society Annual Symposium on VLSI (ISVLSI) // Institute of Electrical and Electronics Engineers
Pubbl/distr/stampa	Piscataway, New Jersey : , : IEEE, , 2020
ISBN	1-7281-5775-7
Descrizione fisica	1 online resource
Disciplina	621.39
Soggetti	System design Computers - Circuits - Design and construction
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia
Sommario/riassunto	This Symposium explores emerging trends and novel ideas and concepts in the area of VLSI The Symposium covers a range of topics from VLSI circuits, systems and design methods to system level design and system on chip issues, to bringing VLSI experience to new areas and technologies Future design methodologies as well as new CAD tools to support them will also be the key topics ISVLSI 2019 highlights a special theme of Machine Learning at the Edge, and Automotive and Autonomous Systems Over almost two decades the Symposium has been a unique forum promoting multidisciplinary research and new visionary approaches in the area of VLSI.