

- |                         |   |
|-------------------------|---|
| 1. Record Nr.           | UNICAMPANIAVAN0031948   |
| Autore                  | Madiseti, Vijay K.  |
| Titolo                  | VLSI digital signal processors : an introduction to rapid prototyping and design synthesis / Vijay K. Madiseti, - Boston ; Oxford : Butterworth-Heinemann, 1995 |
| Pubbl/distr/stampa      | 525 p. ; 24 cm  |
| Titolo uniforme         | VLSI digital signal processors  |
| ISBN                    | 07-506-9406-8   |
| Lingua di pubblicazione | Inglese   |
| Formato                 | Materiale a stampa  |
| Livello bibliografico   | Monografia  |
- 
- |                         |  |
|-------------------------|--|
| 2. Record Nr.           | UNICAMPANIAVAN0277304  |
| Autore                  | Páez, Antonio  |
| Titolo                  | Discrete Choice Analysis with R / Antonio Páez, Geneviève Boisjoly |
| Pubbl/distr/stampa      | Cham, : Springer, 2022   |
| Descrizione fisica      | xxiii, 332 p. : ill. ; 24 cm                                       |
| Altri autori (Persone)  | Boisjoly, Geneviève  |
| Lingua di pubblicazione | Inglese  |
| Formato                 | Materiale a stampa   |
| Livello bibliografico   | Monografia   |