

1. Record Nr.	UNICAMPANIAVAN0119925
Autore	Zhang, Chenxin
Titolo	Heterogeneous Reconfigurable Processors for Real-Time Baseband Processing : From Algorithm to Architecture / Chenxin Zhang, Liang Liu, Viktor Öwall
Pubbl/distr/stampa	Cham, : Springer, 2016
Descrizione fisica	xiv, 195 p. ; 24 cm
Altri autori (Persone)	Liu, Liang Öwall, Viktor
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia