

1. Record Nr.	UNICAMPANIAVAN00297680
Autore	Fenberg, Valeri Z.
Titolo	VLSI Planarization : Methods, Models, Implementation / by V. Feinberg, A. Levin and E. Rabinovich
Pubbl/distr/stampa	Dordrecht, : Springer, : Kluwer, 1997
Descrizione fisica	vi, 184 p. ; 24 cm
Altri autori (Persone)	Levin, Andrey G. Rabinovich, Efim B.
Soggetti	68-XX - Computer science [MSC 2020] 68W35 - Hardware implementations of nonnumerical algorithms (VLSI algorithms, etc.) [MSC 2020]
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia