

1. Record Nr.	UNICAMPANIAVAN00123520
Titolo	System Reduction for Nanoscale IC Design / Peter Benner editor
Pubbl/distr/stampa	Cham, : Springer, 2017
Titolo uniforme	System Reduction for Nanoscale IC Design
Descrizione fisica	xi, 197 p. : ill. ; 24 cm
Soggetti	65L80 - Numerical methods for differential-algebraic equations [MSC 2020] 94-XX - Information and communication theory, circuits [MSC 2020] 94C05 - Analytic circuit theory [MSC 2020]
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia