

- | | |
|-------------------------|---|
| 1. Record Nr. | UNICAMPANIAVAN00120569 |
| Autore | Brown, Stephen J. |
| Titolo | Fundamentals of digital logic with VHDL design / Stephen Brown, Zvonko Vranesic |
| Pubbl/distr/stampa | Boston [etc.], : McGraw-Hill, c2005 |
| Titolo uniforme | Fundamentals of digital logic with VHDL design |
| ISBN | 00-7124-482-4 |
| Edizione | [2. ed] |
| Descrizione fisica | XX, 939 p. : ill. ; 24 cm + 1 CD-ROM |
| Altri autori (Persone) | Vranesic, Zvonko G. |
| Lingua di pubblicazione | Inglese |
| Formato | Materiale a stampa |
| Livello bibliografico | Monografia |
| 2. Record Nr. | UNICAMPANIAVAN00120578 |
| Autore | Herbst, L. J. |
| Titolo | Integrated circuit engineering : establishing a foundation / L. J. Herbst |
| Pubbl/distr/stampa | Oxford (etc.), : Oxford University, 1996 |
| Titolo uniforme | Integrated circuit engineering |
| ISBN | 01-985627-8-0 |
| Descrizione fisica | XVI, 472 p. : ill. ; 24 cm |
| Lingua di pubblicazione | Inglese |
| Formato | Materiale a stampa |
| Livello bibliografico | Monografia |