

1. Record Nr.	UNICAMPANIAVAN00119929
Autore	Palchaudhuri, Ayan
Titolo	High Performance Integer Arithmetic Circuit Design on FPGA : Architecture, Implementation and Design Automation / Ayan Palchaudhuri, Rajat Subhra Chakraborty
Pubbl/distr/stampa	New Delhi, : Springer, 2016
Descrizione fisica	xvii, 114 p. ; 24 cm
Altri autori (Persone)	Chakraborty, Rajat Subhra
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia