

1. Record Nr.	UNICAMPANIAVAN00031948
Autore	Madisetti, Vijay K.
Titolo	VLSI digital signal processors : an introduction to rapid prototyping and design synthesis / Vijay K. Madisetti, - Boston ; Oxford : Butterworth-Heinemann, 1995
Pubbl/distr/stampa	XV, 525 p. ; 24 cm
Titolo uniforme	VLSI digital signal processors
ISBN	07-506-9406-8
Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia