

1. Record Nr.	UNIBAS000022866
Autore	Fraccaroli, Arnaldo
Titolo	New York ciclone di genti / Arnaldo Fraccaroli
Pubbl/distr/stampa	Milano : <<Fratelli>> Treves, 1928
Descrizione fisica	211 p. ; 19 cm.
Disciplina	853.912 917.470443
Soggetti	New York Descrizioni e viaggi
Lingua di pubblicazione	Italiano
Formato	Materiale a stampa
Livello bibliografico	Monografia
Note generali	L. 12 Fuori Milano L. 13,20 In cop. e in testa al front. firma autografa: Sergio de Pilato, nov. '928, VII

2.	Record Nr.	UNIBAS000038831
	Autore	Coletti, Vittorio
	Titolo	Il linguaggio letterario / Vittorio Coletti
	Pubbl/distr/stampa	Bologna : Zanichelli, 1978
	Descrizione fisica	169 p. ; 19 cm
	Collana	Biblioteca linguistica ; 7
	Disciplina	801.1
	Soggetti	Letteratura - Linguaggio
	Lingua di pubblicazione	Italiano
	Formato	Materiale a stampa
	Livello bibliografico	Monografia
3.	Record Nr.	UNINA9910299819403321
	Autore	Reynders Nele
	Titolo	Ultra-Low-Voltage Design of Energy-Efficient Digital Circuits / / by Nele Reynders, Wim Dehaene
	Pubbl/distr/stampa	Cham : , : Springer International Publishing : , : Imprint : Springer, , 2015
	ISBN	3-319-16136-9
	Edizione	[1st ed. 2015.]
	Descrizione fisica	1 online resource (207 p.)
	Collana	Analog Circuits and Signal Processing, , 1872-082X
	Disciplina	620 621 621.381 621.3815 658.26
	Soggetti	Electronic circuits Physics Electronics Microelectronics Energy consumption Circuits and Systems Applications of Graph Theory and Complex Networks Electronics and Microelectronics, Instrumentation Energy Efficiency

Lingua di pubblicazione	Inglese
Formato	Materiale a stampa
Livello bibliografico	Monografia
Note generali	Description based upon print version of record.
Nota di contenuto	Introduction -- Sub-Threshold Operation: Theory and Challenges -- Gate-Level Building Blocks -- Architectural Design -- Datapath Blocks -- JPEG Encoder -- Conclusion.
Sommario/riassunto	This book focuses on increasing the energy-efficiency of electronic devices so that portable applications can have a longer stand-alone time on the same battery. The authors explain the energy-efficiency benefits that ultra-low-voltage circuits provide and provide answers to tackle the challenges which ultra-low-voltage operation poses. An innovative design methodology is presented, verified, and validated by four prototypes in advanced CMOS technologies. These prototypes are shown to achieve high energy-efficiency through their successful functionality at ultra-low supply voltages.